

Machine- & Deep-Learning auf HPC & Quantum Computing

+ Photonen Prozessor als Basis für Photonen Quantum Computer

Hartwig Bazzanella NCB GmbH / VIRZ e.V.

## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning, usw. mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen QC was ist eigentlich ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?



## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning, usw. mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen QC was ist eigentlich ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?



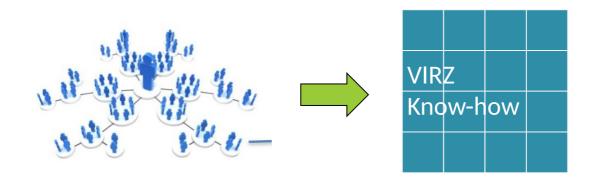
## Verband Innovatives Rechenzentrum e.V.





#### **Warum VIRZ**

- Verband Innovatives RechenZentrum
- Hohes Know-how aller Mitglieder



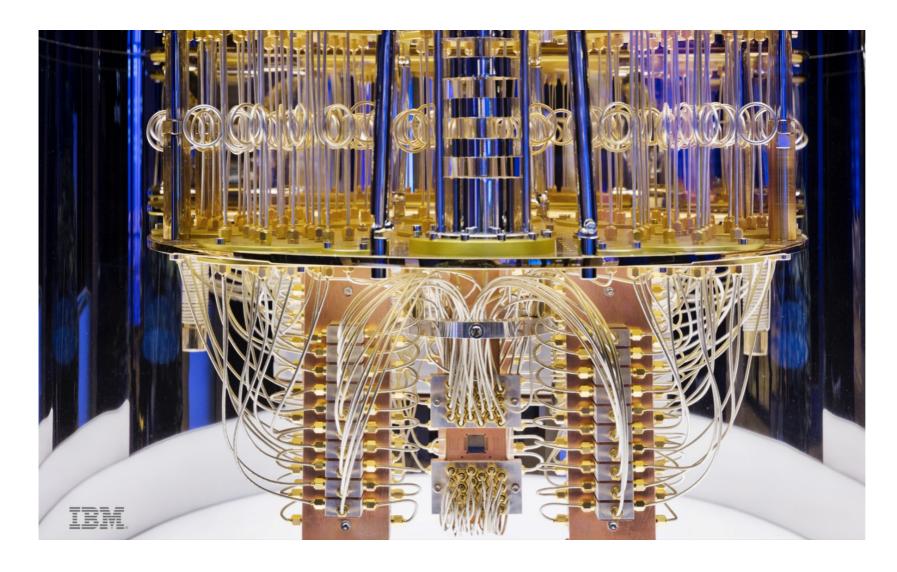


#### Warum VIRZ

- VIRZ-Mitglieder des VIRZ setzen sich zusammen aus
- Planer
- Experten
- RZ-Betreiber
- Forschung und Lehre / Öffentliche Hand
- Aktuell: Technische Hochschule Deggendorf



## VIRZ -> Quantencomputer am Beispiel IBM





## Die prägenden Köpfe und Konzepte

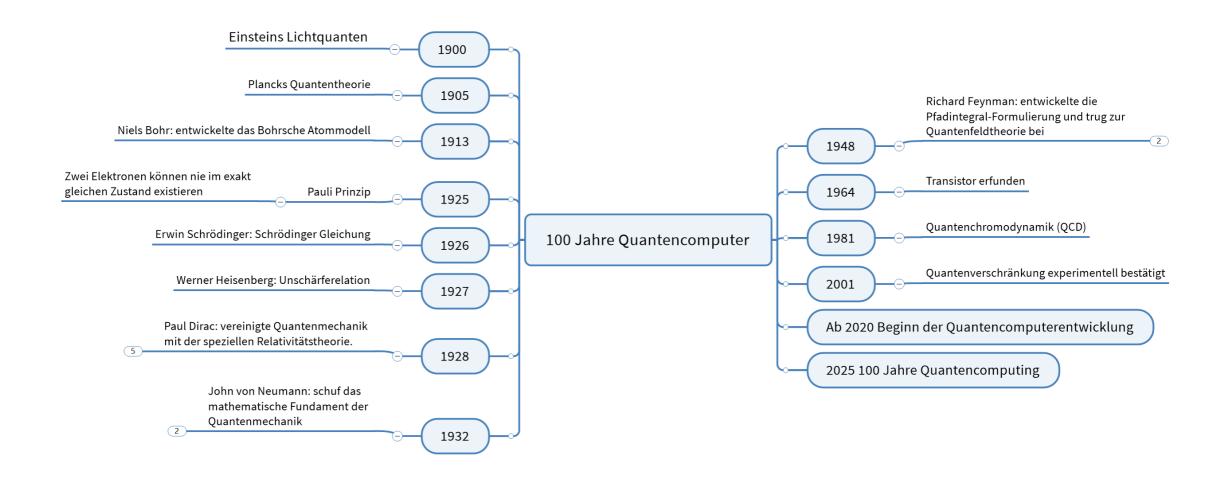
- Niels Bohr: entwickelte das Bohrsche Atommodell und später die Kopenhagener Deutung.
- Werner Heisenberg: formulierte 1927 die Unschärferelation
- Erwin Schrödinger: entwickelte die Schrödinger-Gleichung.
- Paul Dirac: vereinigte Quantenmechanik mit der speziellen Relativitätstheorie.
- Wolfgang Pauli: führte das Pauli-Prinzip ein.
- John von Neumann: schuf das mathematische Fundament der Quantenmechanik.
- Richard Feynman: entwickelte die Pfadintegral-Formulierung und trug zur Quantenfeldtheorie bei.



# Zentrale Entdeckungen und Anwendungen in der Quantenrechnology

- Quantenelektrodynamik (QED) die Beschreibung der Wechselwirkung von Licht und Materie.
- Quantenfeldtheorie (QFT) das Standardmodell der Teilchenphysik basiert auf dieser Theorie.
- Halbleiterphysik Grundlage für Transistoren und Mikroprozessoren.
- Supraleitung, Quanten-Hall-Effekt, Bose-Einstein-Kondensate – exotische makroskopische Quantenzustände.
- Lasertechnologie, MR-Tomographie, GPS-Korrekturen alltägliche Anwendungen quantenphysikalischer Prinzipien.

## **100 Jahre Quantenmechanik**

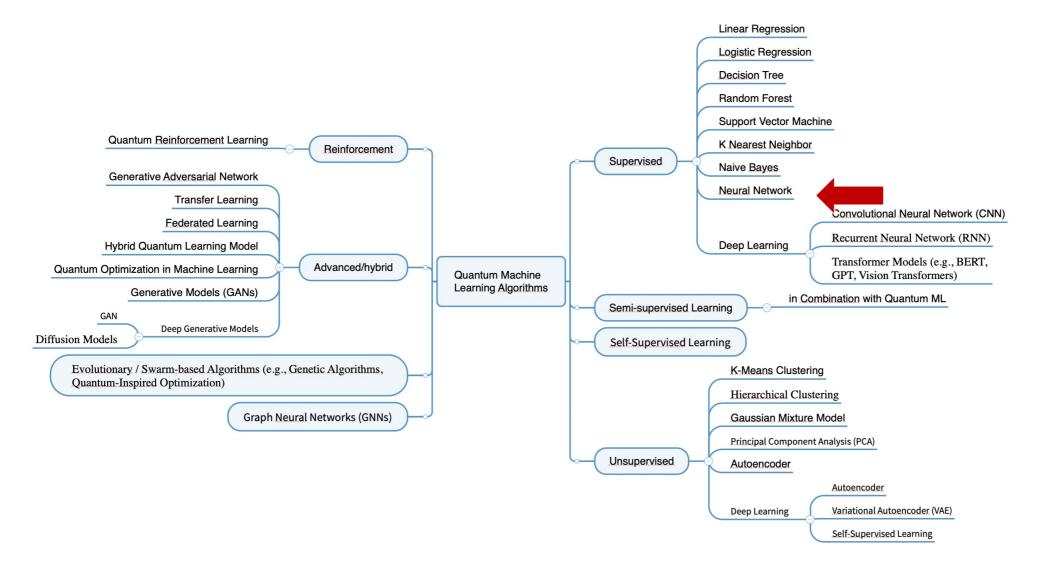


## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning, Neuronale Netze mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen QC was ist eigentlich ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?



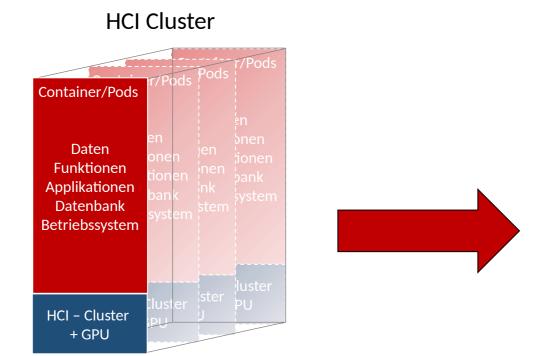
## **Quantum Machine Learning Algorithms**







## **Parallelisierung mit HPC**



KI wird mit parallel laufenden HPC realisiert

Daten
Funktionen

Parallelisierung der Applikationen

HPC + GPU

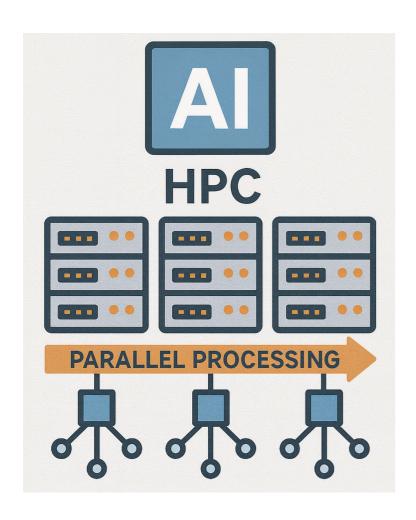
HPC /

NVIDIA GPU-Hardware





## Parallelisierung mit HPC am Bsp. Neuronale Netze



- Oben der Datensatz, der in Batches verteilt wird.
- Die HPC Nodes (GPU/TPU) berechnen die Vorwärts-/Rückwärtsdurchläufe.
- Über Gradient Synchronization (AllReduce) gleichen sie die Ergebnisse ab.
- Unten werden die globalen Modell-Gewichte aktualisiert.



#### **Grundidee Neuronale Netze**

- Neuronale Netze (NN, Deep Learning) sind sehr große Matrizenmultiplikationen und Vektoroperationen. Jedes Layer (z. B. Dense-, Convolution-, Transformer-Layer) lässt sich als lineare Algebra (Matrix × Vektor, Tensoroperationen) + nichtlineare Aktivierungsfunktionen beschreiben.
- HPC spezialisiert auf parallele Berechnungen großer Matrizen und Tensoren – ist es eine ideale Plattform für KI/NN-Workloads.

## Dafür ist ein riesiger Platzbedarf notwendig! Siehe Meta mit "RZ als Zelt"



Meta arbeitet an mehreren Multi-Gigawatt Cluster für KI-Worklouds.

Das erste Groß-RZ Codename "Prometheus" soll 2026 in Betrieb gehen.

Ein 5 GW-Komplex "Hyperion" soll folgen – ist so groß wie Manhattan!

Anwendung: KI in allen Facetten!!

Quelle: Midjourney / KI generiert





#### Wo sind die Grenzen?

- HPC (klassisch, CPU-Cluster): skaliert linear mit der Anzahl der Knoten, aber Speicherbandbreite und Kommunikation sind Flaschenhälse.
- HPC + GPU: GPUs bringen massiv parallele Rechenkerne, also enormen Speed-up speziell bei Matrixmultiplikationen
   aber es bleibt klassisch deterministisch.
- Hoher Energiebedarf 50/100/150kW pro Rack



## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning, und Neuronale Netze mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen was ist ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?

## **Heutige Computer**

- Heute gängige Computer, Smartphones, Smartwatches oder Taschenrechner haben eines gemeinsam, sie arbeiten mit Bits.
- Ein Bit kann nur zwei Zustände annehmen: entweder eine [1] oder eine [0].

## **Digital -> Analog**



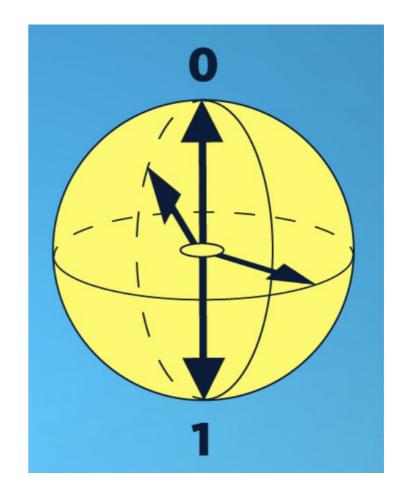


### **Qubits statt Bits**

- Quantencomputer arbeiten mit "Qubits" = "Quanten-Bit".
- Wie ein Bit in einem klassischen Computer kann ein Qubit entweder im Zustand [1] oder [0] sein.
- Ein Qubit kann auch gleichzeitig im Zustand [1] und [0] sein oder auch in theoretisch unendlich vielen Zuständen dazwischen.
- Ein Qubit wäre eine in die Luft geworfene Münze, die sich schnell um sich selbst dreht. Bei ihr kann man nicht sagen, ob Kopf oder Zahl oben ist, sie ist in beiden Zuständen gleichzeitig.

## **Qubits statt Bits**

- Dieses Qubit ist gleichzeitig im Zustand 0,
   1 und auch noch in vielen weiteren
   Zuständen (Superposition)
- Mit zwei Bits kann ein normaler Computer die Zahlen von 0 bis 3 darstellen.
- Die beiden Bits [0,0] ergeben die Zahl 0, mit [0,1] ist die Zahl 1 gemeint. Mit [1,0] die Zahl 2 und mit [1,1] die 3.
- Die vier Zustandskombinationen, die die Zahlen 0 bis 3 darstellen, können theoretisch also durch nur einen Qubit und zur selben Zeit dargestellt werden.





## **Exponentieller Vorsprung durch Qubits**

- Doch selbst wenn man von nur zwei verschiedenen Zuständen ausgeht, die ein Qubit gleichzeitig einnehmen kann, dann verdoppelt jedes dazukommende Qubit die Anzahl der gleichzeitig darstellbaren Zustände.
- Dieser Vorteil wächst exponentiell:
  - Drei Qubits können schon 8 Zustände gleichzeitig einnehmen,
  - \* 300 Qubits sogar 2 hoch 300 = 20370359763344860862684456884093781610514683936659362506361 4044935438129976333 6706183397376.
- Das ist eine größere Zahl, als Teilchen im Universum existieren!
- Für einen klassischen Computer ein No GO!



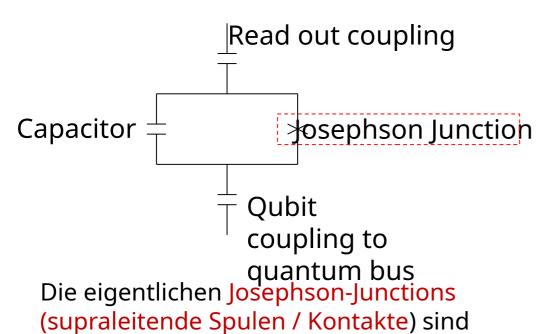
### Quantencomputer

- Inneren Aufbau eines IBM-Quantencomputers mit dem typischen "Goldenen Kronleuchter"-Design
- Die supraleitenden Schaltkreise also die Qubits mit den Josephson-Kontakten – sind hier allerdings nicht sichtbar. Sie befinden sich:
  - \* ganz unten am Ende dieser aufwendigen Kühleinheit,
  - \* auf einem kleinen Chip, der direkt auf wenige Millikelvin heruntergekühlt wird,
  - \* eingebaut in eine Halterung am tiefsten Punkt der Verdünnungskryostaten.
- Die vielen goldfarbenen Koaxialleitungen und Filter, die man hier sieht, führen nur die Steuerund Auslesesignale sowie die Kühlung hinunter.



Josephson-Junctions (supraleitende Spulen /

Kontakte



winzige Strukturen aus Aluminium oder Niob auf einem Silizium- oder Saphirchip – nur Millimeter groß

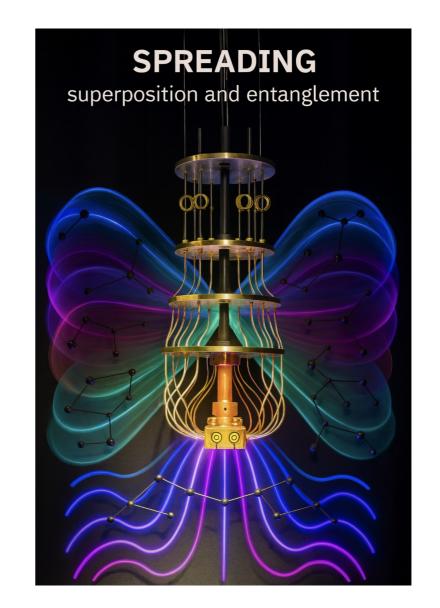
und liegen unterhalb dieser sichtbaren
 Verkabelung, im Chip am untersten Ende





# der "Spreitung" (Superposition und Verschränkung) visualisiert wird

- Von den Josephson-Kontakten am Chip breiten sich wellenartige, halbtransparente Überlagerungen in verschiedenen Richtungen aus.
- Mehrere Qubits sind durch Linien verbunden, die Verschränkung symbolisieren.
- Farbcodierte Wellenfronten (blau, violett, grün) überlagern sich im Raum, um die gleichzeitige Existenz mehrerer Zustände darzustellen



## Programmierung von Quantencomputer

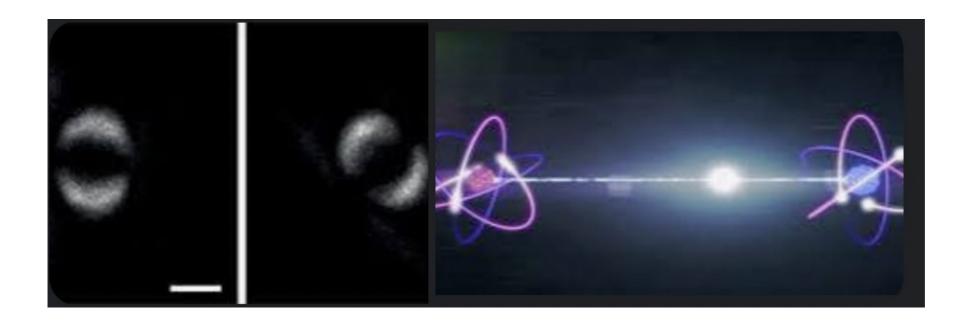
- Man kann das grob mit einem Becher mit Würfeln vergleichen:
  - \* Solange der Würfelbecher geschüttelt wird, stoßen die Würfel in ihm immer wieder aneinander und an die Wand des Bechers.
  - Von außen weiß man aber nicht, in welchem Zustand sie in jedem Augenblick sind.
- Erst wenn man den Würfelbecher umdreht und die Würfel auf der Unterlage liegen bleiben, kann man das Ergebnis der Augenzahlen "auslesen".
- Beim Würfeln beeinflussen sich die Würfel unkontrolliert, das Ergebnis ist zufällig.
- Beim Quantencomputer ist dagegen die Kunst, die vielen Qubits mit ihren Wechselwirkungen so anzustoßen, dass am Ende kein zufälliges, sondern ein sinnvolles Ergebnis ausgelesen wird.
- Der Haken: Sobald ein Ergebnis der Qubits abgefragt wird, ändert sich sein Zustand!



#### Kohärenzzeit

- Nutzung von Quantenzustände des Lichts.
- Einzelne Photonen müssen gezielt erzeugt, manipuliert und zur Wechselwirkung gebracht werden.
- Mit Folgen von
  - Strahlteilern und
- Phasenschieber
   werden hochgradig verschränkte Zustände einzelner Photonen
   erzeugt werden, an denen dann gezielte, problemspezifische
   Messungen vorgenommen werden.
- Die Kohärenzzeit ist ein Maß für die Dauer, die ein Qubit-Zustand für das Quantencomputing nutzbar bleibt, also noch nicht durch störende Einflüsse aus der Umgebung verändert wurde.

# Rechnen mit Überlichtgeschwindigkeit





#### Klassische Daten vorbereiten

- Eingaben (z. B. Zahlen, Matrizen, Bitstrings) liegen als klassische Bits vor.
- Damit sie auf einem Quantencomputer verarbeitet werden können, musst du sie in **Qubit-Zustände** übersetzen.
- Beispiel:  $0 \rightarrow |0\rangle$ ,  $1 \rightarrow |1\rangle$ .
- Mehrdimensionale Daten (z. B. Vektoren, Matrizen, Bilder) müssen oft **kodiert** werden (Amplitude Encoding, Basis Encoding, Angle Encoding).



## Quantenkodierung (Encoding)

Es gibt verschiedene Methoden, digitale Daten auf Qubits zu bringen:

- Basis Encoding: Jedes Bit wird 1:1 auf ein Qubit abgebildet.
- Amplitude Encoding: Daten werden in die Wahrscheinlichkeitsamplituden geschrieben → sehr speichereffizient, aber schwer vorzubereiten.
- Angle Encoding: Werte werden in Rotationswinkel von Qubits übersetzt.

## Messung (Measurement)

- Am Ende werden die Qubits gemessen → sie kollabieren in klassische Bits.
- Das Ergebnis sind wieder digitale Daten (0/1-Sequenzen), die klassisch interpretiert werden müssen (z. B. Wahrscheinlichkeit, Vektor, Optimierungslösung).



## Klassisches Postprocessing

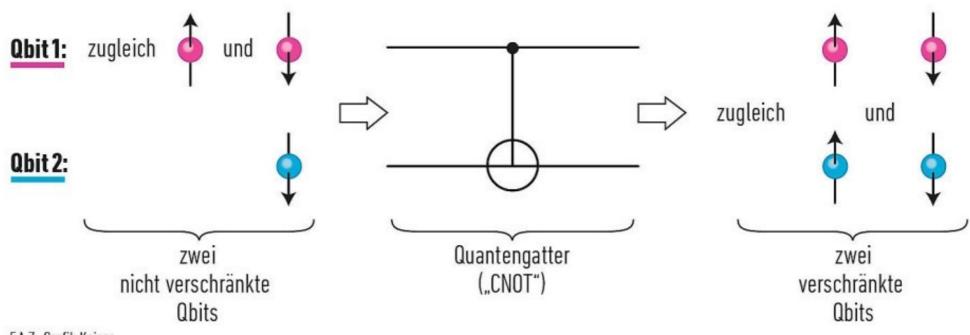
- Da Quantencomputer probabilistisch arbeiten, müssen viele Läufe (Shots) durchgeführt werden, um die Wahrscheinlichkeiten zu schätzen.
- Danach werden die Ergebnisse mit klassischer Software ausgewertet, d.h. im klassischen HPC

## Quantenalgorithmus anwenden

- Mit Quantengattern (Unitary Operations) werden die Qubits bearbeitet.
- Algorithmen wie Shor, Grover, HHL oder QML-Ansätze arbeiten direkt auf diesem Zustand.
- Währenddessen bleiben die Daten in Superposition und können durch Interferenz und Verschränkung verarbeitet werden

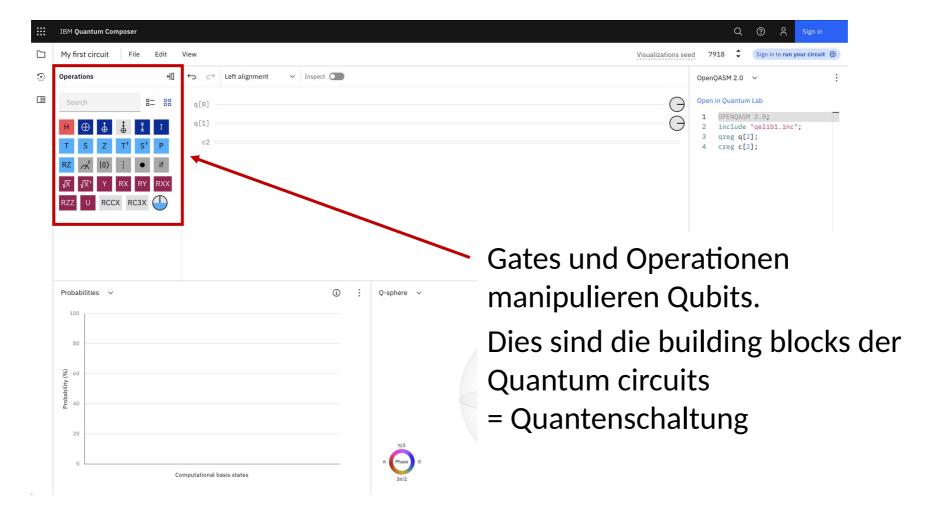
## Programmierung von Quantencomputer

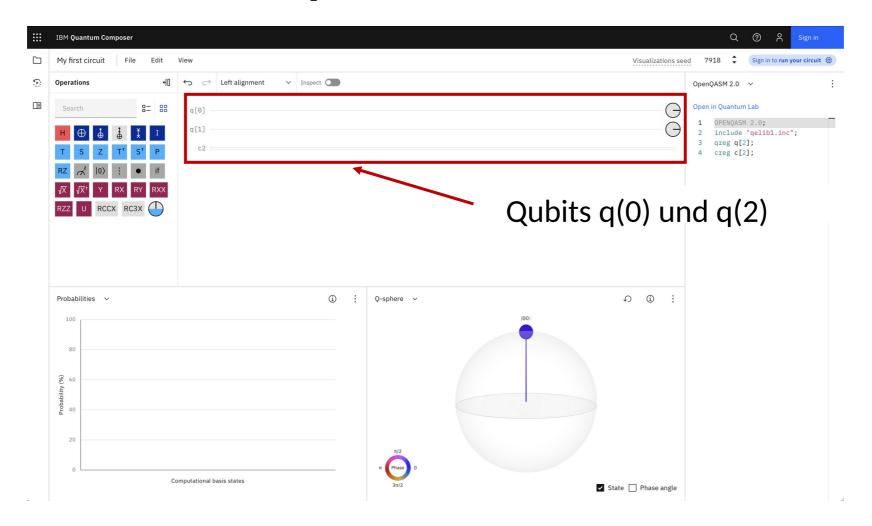
#### Im Quantencomputer



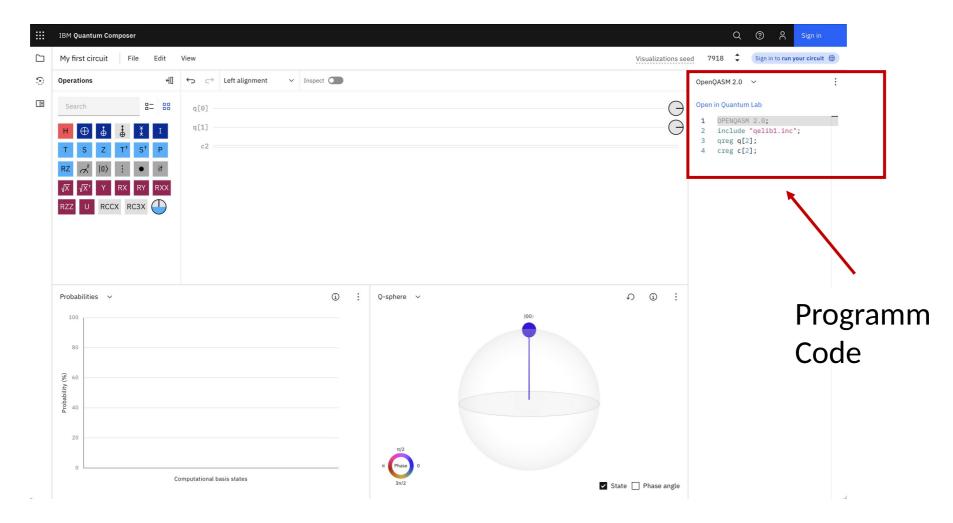
F.A.Z.-Grafik Kaiser

## **IBM Quantum composer**

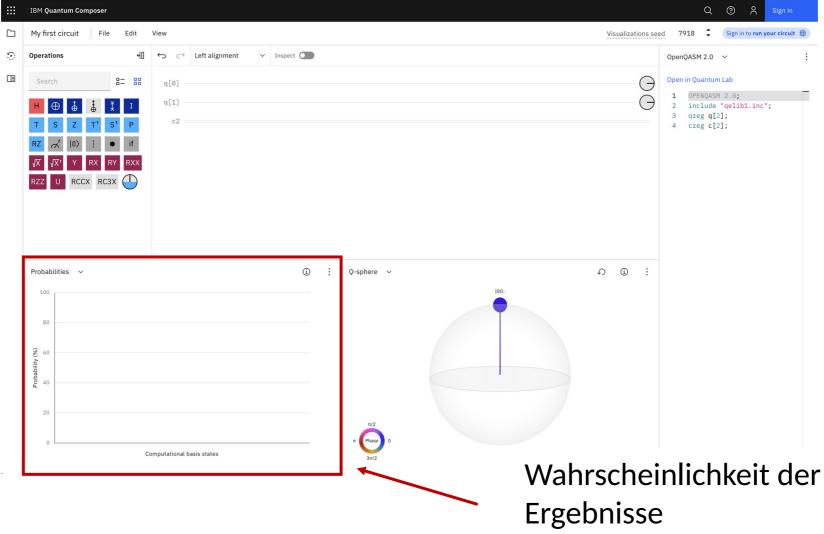


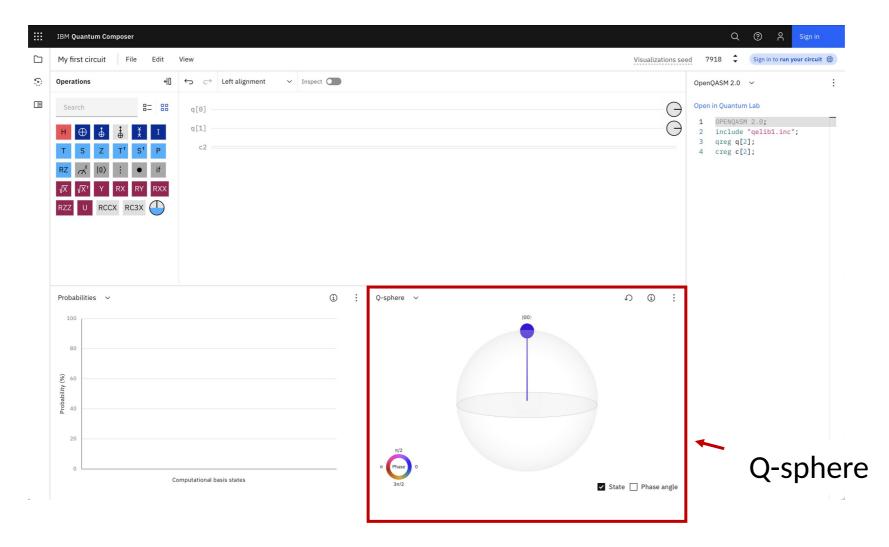














## **Beispiel digitale Addition 2**

$$+ 1 = 3$$

- Klassische Eingabe
  - \* Zahl A = 2
  - \* Zahl B = 1
- Ergebnis soll sein: 3

- Binärdarstellung
  - **\*** 2 = 10
  - **\*** 1 = 01
  - **\*** 3 = 11

## **Quanten-Schaltkreis (Qiskit)**

Wir machen das mit einem kleinen "Halbaddierer":

- Die Addition zweier
  Bits A und B
  ergibt Summe und Car
  ry.
- Für einfache Fälle nutzen wir die Qiskit-Gatter: CNOT und CCX (Toffoli).

```
from qiskit import QuantumCircuit, Aer, execute
# Wir brauchen 3 Qubits (2 Eingaben + 1 Carry) und 3 klassische Bits
gc = QuantumCircuit(3, 3)
# Zahl A = 2 (binär 10) → wir setzen das erste Qubit auf 1
        \# A = 1 auf Qubit 0
ac.x(0)
# Zahl B = 1 (binär 01) → wir setzen das zweite Qubit auf
qc.x(1) # B = 1 auf Qubit 1
# Volladdierer:
# Summe = A XOR B
qc.cx(0, 2)
qc.cx(1, 2)
# Carry = A AND B
qc.ccx(0, 1, 2)
# Messen
qc.measure([0,1,2], [0,1,2])
# Simulation
backend = Aer.get backend('gasm simulator')
job = execute(qc, backend, shots=1000)
result = job.result()
print(result.get_counts())
                        Hier bedeutet 011 :
Ausgabe

    Qubit 0 = 1

    Qubit 1 = 1

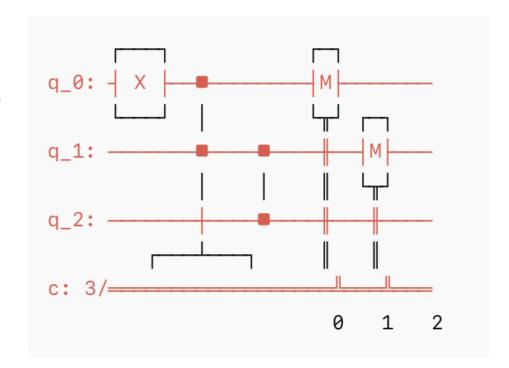
 {'011': 1000}

    Carry = 0

                          → also die Zahl 3
```

## **Quanten-Schaltkreis (Qiskit)**

- Q\_0 repräsentiert Zahl A (Teil von 2 -> Bit "1")
- Q\_1 repräsentiert Zahl B (Teil von 1 -> Bit "1")
- Q\_2 ist das Carry-QuBit
- Die X-Gatter setzen die Ergebnisbits (digitale "1")
- CX (CNOT) und CCX implementieren die Additionslogic
- Am Ende messen wir die klassischen Bits c0, c1, c3
- Das Messergebnis ist 011 (binär 3)



## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning und Neuronale Netze mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Grundlagen was ist ein QuBit?
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?

## Neuer "photonischer" Weg

- Übergang von klassischen digitalen Daten zu einem Photonen Prozessor und dort Berechnung wie im HPC
- Übergang vom Photonenergebnis zur Photonen-Quantenrepräsentation (gleiches Medium -Photonen)
- Quantenberechnung
- Übergang zu einem klassischen Ergebnis

Digitale
Daten / PProz.
(Photonen)

Übergang zur
Quantenberechnung

Klassisches
Ergebnis

## Vergleich CPU, Photonic Prozessor und Quantencomputer

signals

- Photonenprozessor
  - \* führt Berechnungen mithilfe von Licht durch
  - Er kann für Matrixmultiplikationen eingesetzt werden
  - \* Alle Operationen erfolgen dabei gleichzeitig in einem optischen Netzwerk
- Quantencomputer
  - Nutzt die Gesetze der Quantenmechanik direkt als Rechenprinzip,
  - \* um bestimmt Probleme grundlegend anders (oft exponentiell schneller) zu lösen.

Classical Photonic Quantum **CPU** Computer Processor 0 0 0 0 **CPU** 101+11Electrical Light Qubits

## Wie funktioniert ein Photonenprozessor

- CPU: Bisherige Technik mit 0/1
- Nutzt Licht nur als schnelleren "Kabelersatz" und Rechenmedium für klassische Berechnungen.
- Er kann keine quantenmechanischen Effekte wie Überlagerung oder Verschränkung zur Berechnung verwenden.
- Kodiert Daten in Intensität, Phase oder Polarisation
- Führt Berechnungen über Interferenz und Modulation durch
- Besonders effizient bei Matrixoperationen (z. B. für KI)
- Arbeitet deterministisch, keine Quantenüberlagerung



## Beispiel

- Photonenprozessor
  - \* Vierspurige Autobahn: auf jeder Spur fährt eine eigene Lichtfarbe (Frequenz)
  - \* Alles fährt klassisch, nur viel schneller und mit mehr Spuren.



- \* Beim Quantencomputer kann das Auto gleichzeitig auf allen Straßen eines Landes fahren
- \* "Weiß" am Ende, welche Route die beste war das ist Quantenparallelität.







## **Beispiel**

- Typische Paradebeispiel ist die Matrixmultiplikation für neuronale Netze, weil photonische Prozessoren hier ihre Stärken voll ausspielen.
- Neuronale Netze, Bildverarbeitung und viele HPC-Aufgaben bestehen zu großen Teilen aus der Operation:

$$C = A \times B$$

wobei A und B Matrizen sind, z. B. mit Gewichten und Eingabedaten.

- Ein photonischer Prozessor kann diese Multiplikation in einem einzigen optischen Durchlauf umsetzen, weil:
  - Die Werte in den Matrizen als Lichtintensität oder Phasenverschiebung codiert werden.
  - Interferometer-Netzwerke (z. B. Mach-Zehnder) die Multiplikation und Addition physikalisch analog durchführen.
  - Mehrere Wellenlängen gleichzeitig verarbeitet werden (parallel).



## **Beispiel Matrixmultiplikation**

Eingabematrizen

$$A = \begin{bmatrix} 1 & 2 \\ 3 & 4 \end{bmatrix}, B = \begin{bmatrix} 5 & 6 \\ 7 & 8 \end{bmatrix}$$

Klassische Berechnung

$$C = \begin{bmatrix} 1 \cdot 5 + 2 \cdot 7 & 1 \cdot 6 + 2 \cdot 8 \\ 3 \cdot 5 + 4 \cdot 7 & 3 \cdot 6 + 4 \cdot 8 \end{bmatrix} = \begin{bmatrix} 19 & 22 \\ 43 & 50 \end{bmatrix}$$

## **Beispiel Matrixmultiplikation**

#### Kodierung:

- Die Elemente von A werden als feste Phasen- oder Amplitudenwerte in einem Interferometer-Netzwerk gespeichert.
- Die Elemente von B werden als Intensitäten verschiedener Eingangskanäle eingespeist.
- Optische Berechnung:
  - Lichtstrahlen interferieren in einer Gitterstruktur von Mach-Zehnder-Interferometern.
  - Additionen passieren durch Überlagerung von Lichtwellen.
  - Multiplikationen passieren durch Modulation der Amplitude.
- Auslesen:
  - $\diamond$  Am Ausgang misst man die Lichtintensität  $\rightarrow$  diese entspricht den Werten von  $\mathbb{C}$ .



## Beispiel Matrixmultiplikation - Warum ist das so schnell?

- Alle Multiplikationen und Additionen passieren gleichzeitig, weil Licht sich gleichzeitig durch alle Pfade bewegt. (Nicht Schritt für Schritt)
- Die Rechenzeit hängt nur von der Laufzeit des Lichts im Chip ab (Nanosekundenbereich), nicht von der Anzahl der Multiplikationen wie bei einer klassischen CPU.
- Energieverbrauch deutlich geringer als bei GPUs.

## Beispiel Matrixmultiplikation

- Optische Schaltung aus Mach-Zehnder-Interferometern (MZI), die Matrixelemente als Phasen- oder Amplitudenwerte im Licht kodieren.
  - Links: Eingabesignale (hier die Werte der Matrix B)
  - Mitte: Optisches Netzwerk (kodiert die Matrix A)
  - Rechts: Ausgangssignale = Ergebnis der Multiplikation  $C = A \times B$
  - Kreise mit Zahlen → Eingabewerte z. B. Lichtintensität proportional zum Zahlenwert.
  - Quadrate mit "MZI" → Mach-Zehnder-Interferometer, dienen zum Skalieren und Kombinieren der Signale.
  - Linien → Optische Wellenleiter, über die Lichtsignale laufen.

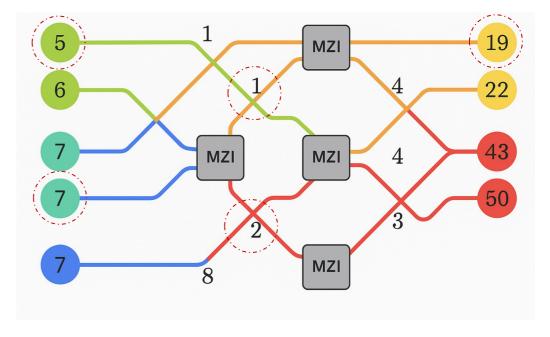
## Beispiel Matrixmultiplikation

- Ablauf am Beispiel, wir wollen:

$$A = \begin{bmatrix} 1 & 2 \\ 3 & 4 \end{bmatrix}, B = \begin{bmatrix} 5 & 6 \\ 7 & 8 \end{bmatrix}$$

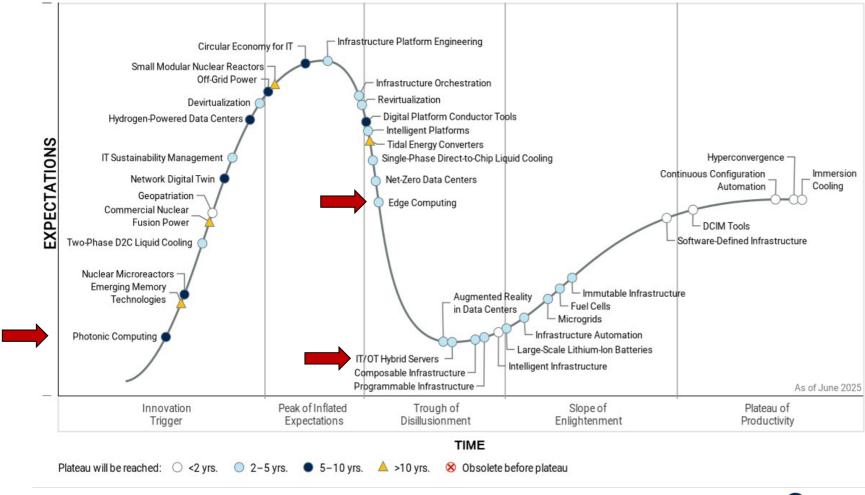
- Das optische Netzwerk (Mach-Zehnder-Interferometer) ist so programmiert, dass es die Werte von A als Phasen/Amplituden kodiert.
- Die Eingänge werden mit den Werten von B als Lichtintensitäten gespeist.
- Interferenz und Überlagerung der Lichtstrahlen ergeben am Ausgang rechts die Einträge von C mit den Summen 19,22,43,50 → genau das Produkt C.

Ablauf mit erste Zeile Matrix A 1,2 und erste Spalte von Matrix B 5,7



## Was sagt Gardner 2025

#### Hype Cycle for Data Center Infrastructure Technologies, 2025



**Gartner** 





## Korrekte Werte für jeden Pfad

Ergebnis C <sub>ij</sub>			Spalte von B	Rechnung	Ergebnis Zeile Spalte C <sub>II</sub> von A von B	Rechnung	Ergebnis Zeile Sp C <sub>ij</sub> von A vo					
C <sub>11</sub>	[1,	, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$	C <sub>11</sub> [1, 2] [5, 7]	$1\cdot 5 + 2\cdot 7 = 19$	C <sub>11</sub> [1, 2] [5,	$[7]   1 \cdot 5 + 2 \cdot 7 = 19$		_		
C <sub>12</sub>	[1,	., 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$	C <sub>12</sub> [1, 2] [6, 8]	1 · 6 + 2 · 8 = 22	C <sub>12</sub> [1, 2] [6,	8] 1 · 6 + 2 · 8 = 22		Re	chnund	
C <sub>21</sub>	[3,	, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$	C <sub>21</sub> [3, 4] [5, 7]	$3\cdot 5 + 4\cdot 7 = 43$	C <sub>21</sub> [3, 4] [5,	$[7]   3 \cdot 5 + 4 \cdot 7 = 43$				9
C <sub>22</sub>	[3,	1, 4]	[6, 8]	$3\cdot 6 + 4\cdot 8 = 50$	C <sub>22</sub> [3, 4] [6, 8]	3 · 6 + 4 · 8 = 50	C <sub>22</sub> [3, 4] [6,	8] 3 · 6 + 4 · 8 = 50				
Ergebnis C <sub>ij</sub>			Spalte von B	Rechnung					Ergebnis C <sub>ij</sub>	Zeile von A	Spalte von B	Rechnung
C <sub>11</sub>	[1,	, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$	- 4				C11	[1, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$
C <sub>12</sub>	[1,	, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$	11.	21	[5,	/ I	C12	[1, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$
C <sub>21</sub>	[3,	, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$	L · /	_,	L ,	. 7	C21	[3, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$
C <sub>22</sub>	[3,	1, 4]	[6, 8]	$3\cdot 6 + 4\cdot 8 = 50$					C22	[3, 4]	[6, 8]	$3\cdot 6+4\cdot 8=50$
Ergebnis C <sub>ij</sub>			Spalte von B	Rechnung					Ergebnis C <sub>ij</sub>	Zeile von A	Spalte von B	Rechnung
C <sub>11</sub>	[1,	, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$					C11	[1, 2]	[5, 7]	$1 \cdot 5 + 2 \cdot 7 = 19$
C <sub>12</sub>	[1,	, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$	[1]	21	[6,	81	C12	[1, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$
C <sub>21</sub>	[3,	, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$	L.,		L ·	<b>~</b> ]	C21	[3, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$
C <sub>22</sub>	[3,	, 4]	[6, 8]	$3\cdot 6 + 4\cdot 8 = 50$					C22	[3, 4]	[6, 8]	$3\cdot 6+4\cdot 8=50$
Ergebnis C <sub>ij</sub>			Spalte von B	Rechnung					Ergebnis C <sub>ij</sub>	Zeile von A	Spalte von B	Rechnung
C <sub>11</sub>	[1,	, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$				—-	C11	[1, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$
C <sub>12</sub>	[1,	., 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$	[3,	41	[5,	/ I	C12	[1, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$
C <sub>21</sub>	[3,	, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$	L ,		L ,	, 7	C21	[3, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$
C <sub>22</sub>	[3,	, 4]	[6, 8]	$3\cdot 6 + 4\cdot 8 = 50$					C22	[3, 4]	[6, 8]	$3\cdot 6+4\cdot 8=50$
									Ergebnis C <sub>ij</sub>	Zeile von A	Spalte von B	Rechnung
	$C_{22}$					, 4]			C11	[1, 2]	[5, 7]	$1\cdot 5 + 2\cdot 7 = 19$
				2	-13.		16.	81	C12	[1, 2]	[6, 8]	$1\cdot 6 + 2\cdot 8 = 22$
				. 4	[ · .]		C21	[3, 4]	[5, 7]	$3\cdot 5 + 4\cdot 7 = 43$		
									C22	[3, 4]	[6, 8]	$3\cdot 6 + 4\cdot 8 = 50$

Umsetzung in der optischen Schaltung

#### Eingangskanäle (links):

- Obere Eingangsleitung = erstes Element der Spalte von B
- Untere Eingangsleitung = zweites Element der Spalte von B

#### MZI-Netzwerk (Mitte):

- Enthält die festen Gewichtungen aus A
- Steuert, wie stark ein Eingangssignal zum jeweiligen Ausgang geleitet wird

#### Ausgänge (rechts):

 Vier Ausgänge liefern direkt C<sub>11</sub>, C<sub>12</sub>, C<sub>21</sub>, C<sub>22</sub> in Lichtintensitäten, die proportional zu den Zahlenwerten sind





## Zusammenfassung Photonprozessor vs. Quantencomputer

- Photonprozessor:
  - \* Klassische Berechnung mit Licht
  - \* Sehr schnell bei parallelen Operationen
  - Keine Quantenüberlagerung oder Verschränkung
- Quantencomputer:
  - Nutzt Qubits (Superposition, Verschränkung)
  - \* Exponentielle Parallelität bei bestimmten Problemen
  - \* Noch stark experimentell, hohe Fehlerraten



### Wo sind die Grenzen?

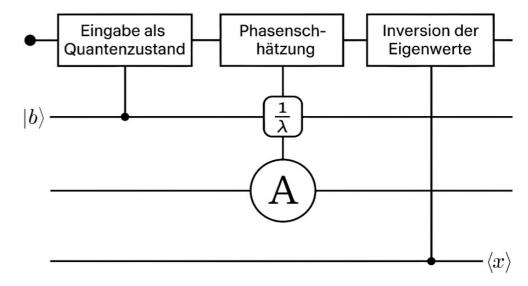
- HPC (klassisch, CPU-Cluster): skaliert linear mit der Anzahl der Knoten, aber Speicherbandbreite und Kommunikation sind Flaschenhälse.
- HPC + GPU: GPUs bringen massiv parallele Rechenkerne, also enormen Speedup speziell bei Matrixmultiplikationen – aber es bleibt klassisch deterministisch.
- Photonencomputer: kann Matrixoperationen (z. B. Fourier- oder unitäre Transformationen) hardware-intrinsisch in Lichtgeschwindigkeit parallelisieren. Vorteil: extrem energieeffizient, große Matrizen in O(1)-Zeit für bestimmte Operationen.
- Quantencomputer: bringt bei speziellen Problemen einen exponentiellen Vorteil – aber nicht "alles schneller".
- Matrixmultiplikation selbst ist klassisch effizient lösbar, daher kein genereller Speed-up, sondern nur bei bestimmten AI-Algorithmen (z. B. HHL-Algorithmus für lineare Gleichungssysteme).



### Wo sind die Grenzen?

- Quantencomputer: HHL-Algorithmus für lineare Gleichungssysteme
- Erfindern Harrow, Hassidim und Lloyd, 2009
- ist ein Quantenalgorithmus zur Lösung von linearen Gleichungssystemen.
- Gilt als einer der bekanntesten Beispiele, wie Quantencomputer bei bestimmten Problemen einen deutlichen Geschwindigkeitsvorteil gegenüber klassischen Computern haben könnten.

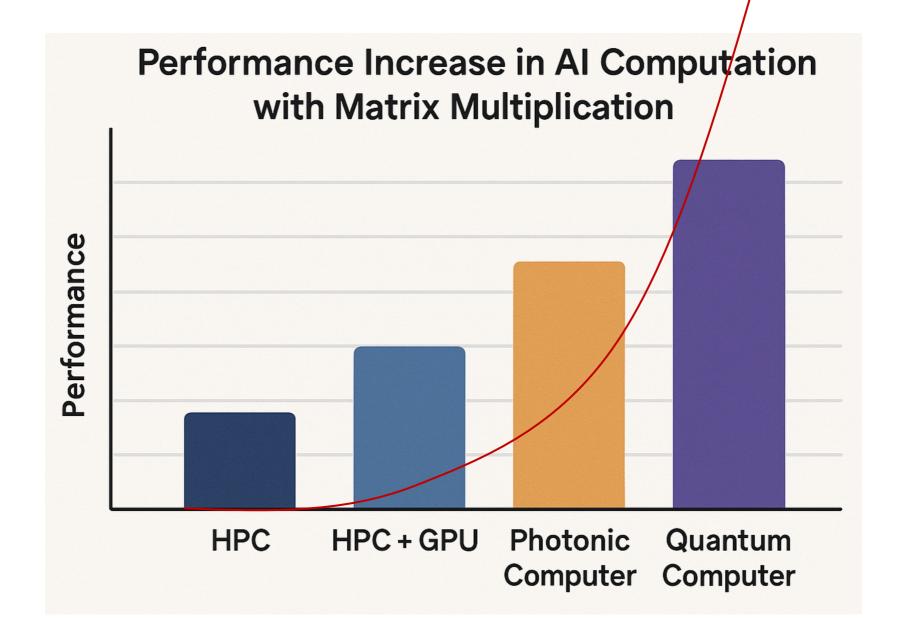
#### **HHL-Algorithmus**



## **Agenda**

- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning und Neuronale Netze usw. mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen was ist ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?

### Wo sind die Grenzen?



### Wo sind die Grenzen

- HPC (CPU-Cluster): solide, aber relativ stromhungrig pro Rechenoperation.
- HPC + GPU (Tensor-/Matrix-Cores): aktuell beste praktische Energieeffizienz für KI-Matmul – besonders bei niedriger Präzision (FP16/FP8/INT8) und gutem Daten-Reuse.
- Photonencomputer (analog/optisch): theoretisch extrem effizient im Rechenkern (Lichtinterferenzen), aber heute frisst I/O/ADC-DAC/Lasernetzteil den Vorteil oft wieder auf. Gut, wenn sehr große feste Matrizen mehrfach benutzt werden.
- Quantencomputer: derzeit am ineffizientesten systemweit (Kryotechnik, Fehlerraten, Overhead). Für Matmul kein genereller Vorteil; energieeffiziente Vorteile nur hypothetisch bei speziellen Algorithmen in ferner, fehlertoleranter Zukunft.

### Zukunftsträumerei?

- Z.B. Q.ANT aus Stuttgart
  - basiert auf gezieltem Einsatz von Photonik.
  - Prozessoren beherrschen nativ effiziente Matrix-Vektor-Multiplikationen, d.h. die zentrale Rechenoperation für KI, Machine Learning und neuronale Netze.
- Leibniz-Rechenzentrum rechnet jetzt mit Licht: Weltweit erster photonischer KI-Rechner von Q.ANT geht in Betrieb (22.7.25)



## Deutschlands erster hybrider Quantencomputer am Leibniz-Rechenzentrum

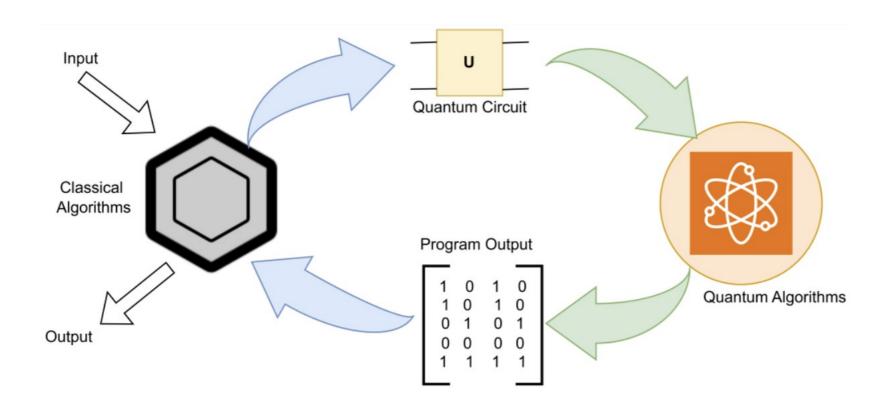
- SuperMUC-NG und das Quantensystem kooperieren!
- BMBF fördert mit 40 Millionen Euro diesen Meilenstein der IT namens Q-Exa,

Kopplung HPC & QC z.B. für Quanten-Maschinelles Lernen (QML).

Das ist die Basis für verteilte DC mit HPC/QC



## **Quanten Machine Learning Algorithms**



Hybrider Quanten-Algorithmus über Quanten-Schaltung



## Projekt IonLinQ Universität Hamburg – photonische Qubits

- Das Zentrum für optische Quantentechnologien der Universität Hamburg entwickelt neuartige photonische Schnittstellen für Ionen-basierte Quantenprozessoren.
- Quantensupercomputer können zahlreiche Durchbrüche ermöglichen und wichtig Algorithmen deutlich beschleunigen. Um das volle Potential von Ionen-basierten Quantencomputern zu nützen, sind enorme Systemgrößen erforderlich.
- Um dies zu erreichen, können eine Vielzahl an Quantenprozessoren über ein Netzwerk zusammengeschlossen werden.

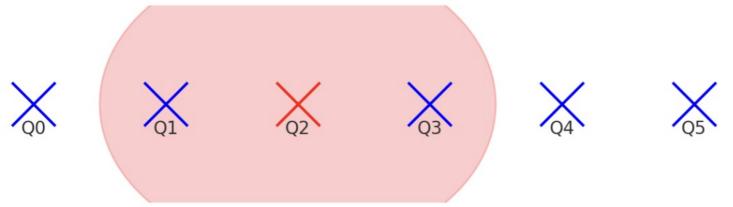
## Projekt IonLinQ Universität Hamburg – photonische Qubits

- Hierfür werden Schnittstellen zu photonischen Qubits benötigt, welche schnellen und kohärenten Informationsaustausch zwischen den Komponenten ermöglichen.
- Das Projekt IonLinQ entwickelt und testet spezialisierte leitende Spiegelbeschichtungen für Mikroresonatoren, die direkt in die Ionenfallen-Elektroden integriert werden
- Die optischen Mikroresonatoren verstärken die Interaktion zwischen stationären
   Qubits und Photonen, sodass Prozessoren mit hoher Bandbreite miteinander verbunden werden können.
  - Dies erlaubt eine reibungslose Parallelisierung der Algorithmen innerhalb des Quantensupercomputers um eine modulare skalierbare Rechner-Architektur zu realisieren.
  - Diese können dann an die Anforderungen relevanter Algorithmen angepasst werden.
  - Gleichzeitig können die entwickelten mikrophotonischen Schnittstellen zur Anbindung anderer Qubit-Plattformen verwendet werden, wie zum Beispiel Rydberg-Prozessoren.



## Rydberg-Blockade: angeregtes Atom (rot) blockiert Nachbarn

Rydberg-Blockade: angeregtes Atom (rot) blockiert Nachbarn

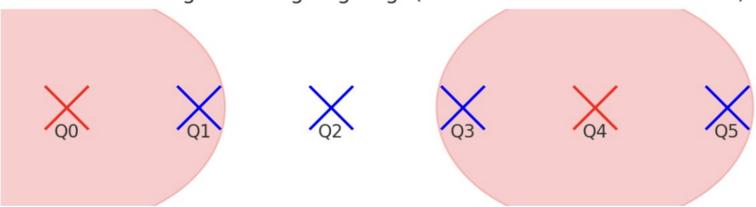


### **Vereinfachtes Diagramm:**

Das rote Atom ist in einem **Rydberg-Zustand**. Die rote "Wolke" zeigt den **Blockade-Bereich** – darin können Nachbaratome nicht gleichzeitig angeregt werden. So lassen sich **kontrollierte Quanten-Gates** aufbauen.

## Zwei Atome gleichzeitig angeregt (außerhalb der Blockade-Zone)

Zwei Atome gleichzeitig angeregt (außerhalb der Blockade-Zone)

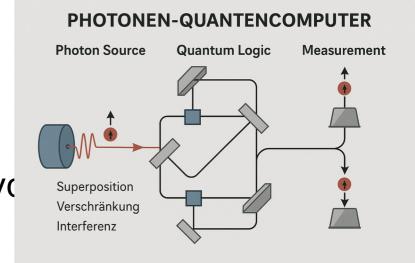


Zwei Atome (rot), die **gleichzeitig in den Rydberg-Zustand** angeregt sind. Da ihre **Blockade-Bereiche** (rote Kreise) sich nicht überschneiden, ist die Anregung gleichzeitig möglich.

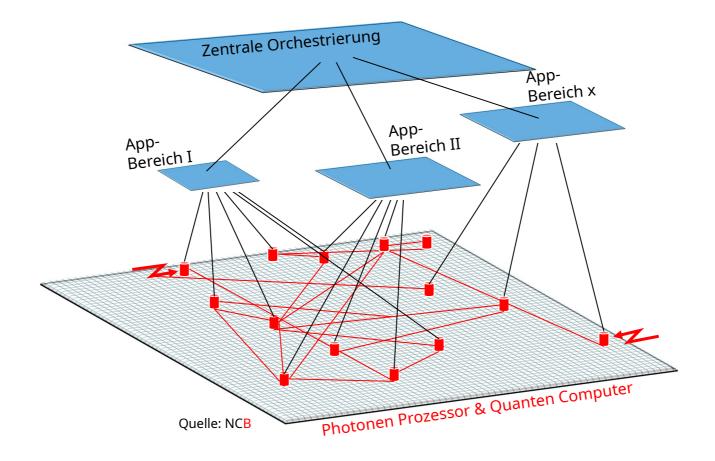
So entsteht die **kontrollierte Kopplung über Distanz** in einem Rydberg-Prozessor.

## **Photonen Quantencomputer**

- Ein Photonen-Quantencomputer nutzt die Quantenzustände von Lichtteilchen, die über optische Netzwerke geschickt werden.
- Rechenoperationen entstehen durch Interferenz und Verschränkung der Photonen, gemessen werden sie mit Detektoren.
- Der große Vorteil
  - \* ist Stabilität und Kompatibilität mit Telekommunikationstechnik
  - die Schwierigkeit liegt in der Realisierung von zuverlässigen Mehr-Qubit-Gattern.



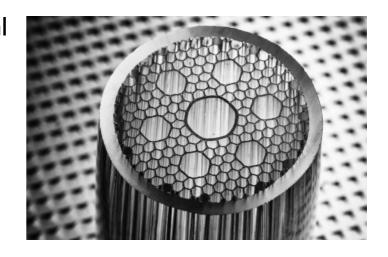
# Kopplung über Photonen Computer und Quanten Computer (über Schnittstellen zu photonische QuBits?)





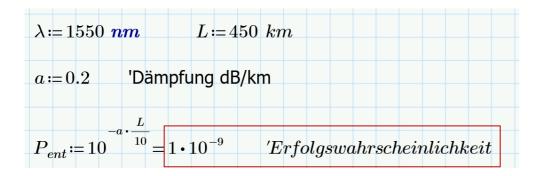
### **Einsatz von Hollow-Core-Faser**

- Die Hollow-Core-Faser ist eine Microstructure Optical Fiber (MOF), die sich im Aufbau von den konventionellen Lichtwellenleitern unterscheidet.
- Ihr Prinzip basiert auf dem sogenannten Bandgap oder Bandlückeneffekt und nicht auf dem unterschiedlichen Brechungsindex zwischen Kernglas und Mantelglas.
- Die Latenzzeit wird dadurch um rund 30 Prozent reduziert, was einer Zeitersparnis von 1,5 Mikrosekunden pro Kilometer Übertragungsstrecke entspricht.
- Produkt: AccuCore HCF™ Hohlkernfaser von OFS Fitel,
   LLC.

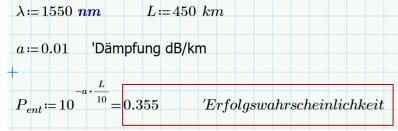




#### Es reicht aber noch nicht .....



Wenn die Dämnfung reduziert wird 7 R auf 0 01dR/km dann ist die Erfolgswahrscheinlichkeit schon 0,355



gerade mal 30%!!

Das bedeutet, wir brauchen bessere Lichtwellensysteme oder kürzere Übertragungswege, d.h. es müssen Verbindungsglieder benötigt werden -> Quanten-Repeater!



## **Agenda**

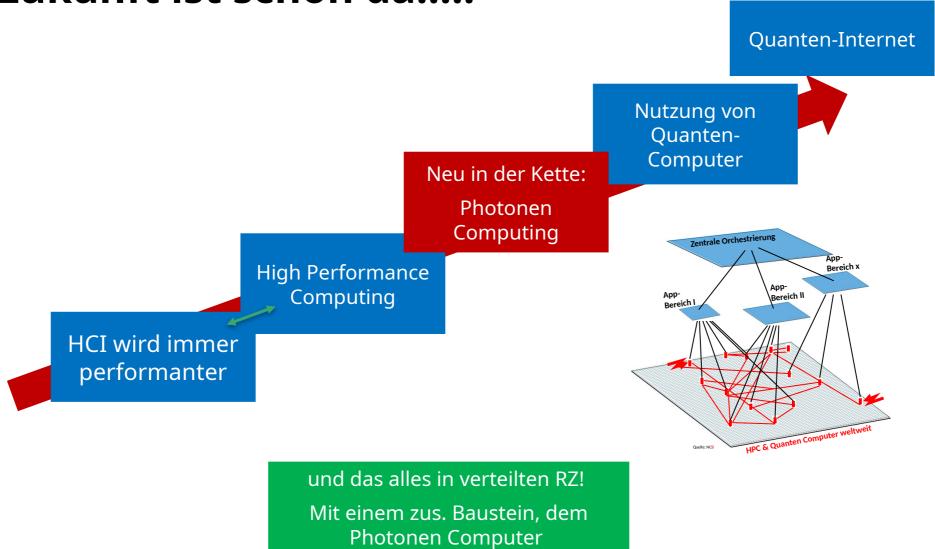
- Wer ist VIRZ?
- Wie wird KI mit ML, Deep Learning und Neuronale Netze mit HPC umgesetzt und wo sind die Leistungsgrenzen?
- Grundlagen was ist ein QuBit?
- Was sind Quantencomputer (QC) und Photonencomputer (PC) wo sind technischen Unterschiede
- Wie PC und QC KI-Prozesse zukünftig unterstützen
- Welche Entwicklungen sind für IT- und OT-RZs zu erwarten?

## Wo geht die Reise hin?

- Quantencomputer mit hochverschränkten Photonen aus Halbleiter-Quantenpunkten
- Quantennetzwerke verbinden Quantenprozessoren oder Quantensensoren miteinander -> abhörsichere Kommunikation und leistungsstarke verteilte Sensornetzwerke.
- Simulation von Quantenphänomenen, etwa in der Materialforschung
- Forschung in der Medizintechniken
- Quanteninternet mit Photoncomputern und Photonen-Quantencomputer (Siehe Uni Hamburg Projekt "IonLinQ")
- IT und OT RZ je mit HPC / Photonenprozessor/Photonencomputer



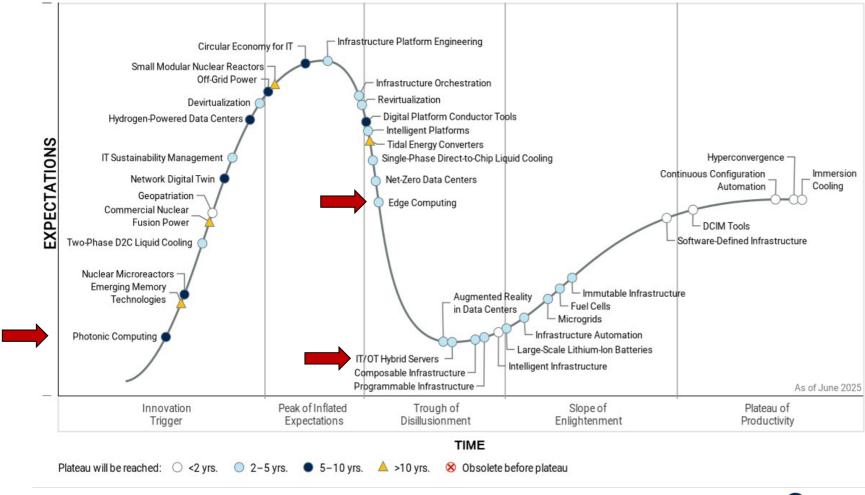
#### Die Zukunft ist schon da.....





## Was sagt Gardner 2025

#### Hype Cycle for Data Center Infrastructure Technologies, 2025



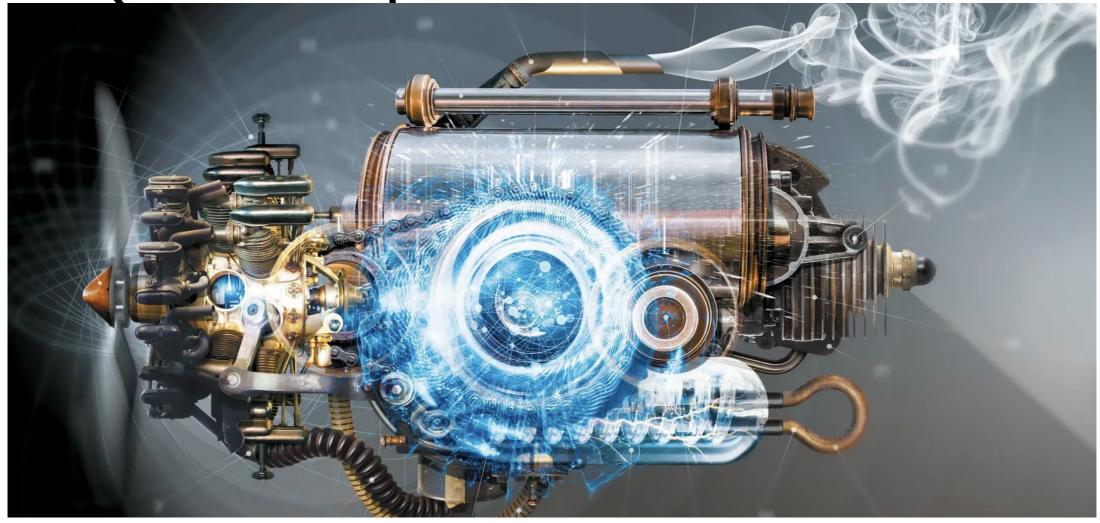
Gartner.







Die Quanten-Dampfmaschine



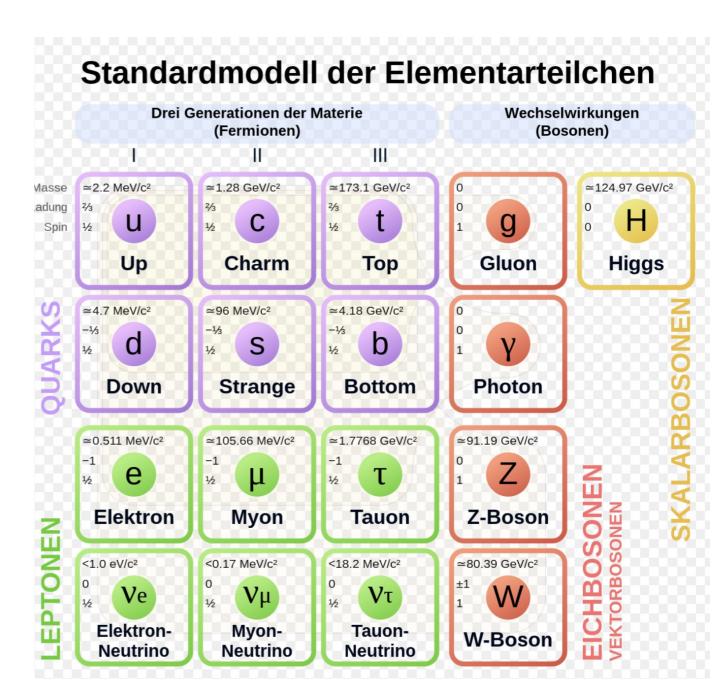


## **Steampunk Genre**

- Quanten Sternpunkt: Quantenphysik, Informationstheorie und Thermodynamik
- Werkzeugkasten der Quantenphysik: Bauteile auf Basis von
  - Photonen (Lichtteilchen)
  - Elektronen
  - und supraleitende Schaltkreise



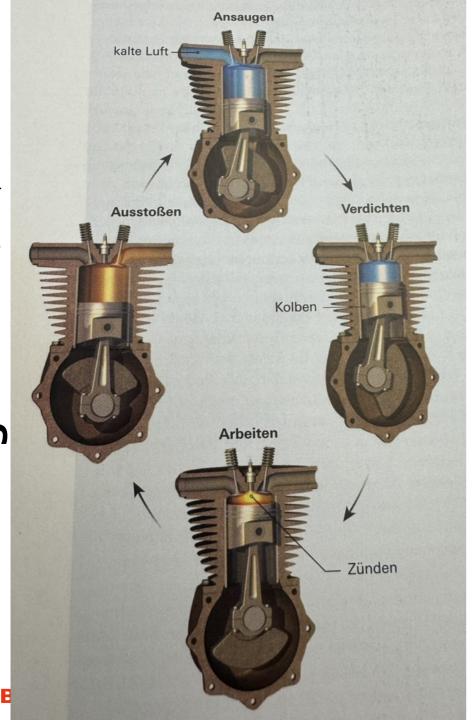
Umwandlung von Fermionen in Bosonen erzeugt Energie, die gespeichert werden kann





## MBL-Mobil – bzw. Quanten Dampfmaschine

- Herzstück einer modernen Konstruktion,
  - \* eine quantenmechanische Phase der Materie,
  - die sogenannte Vielteilchen-Lokalisierung (MBL, many-body localization)



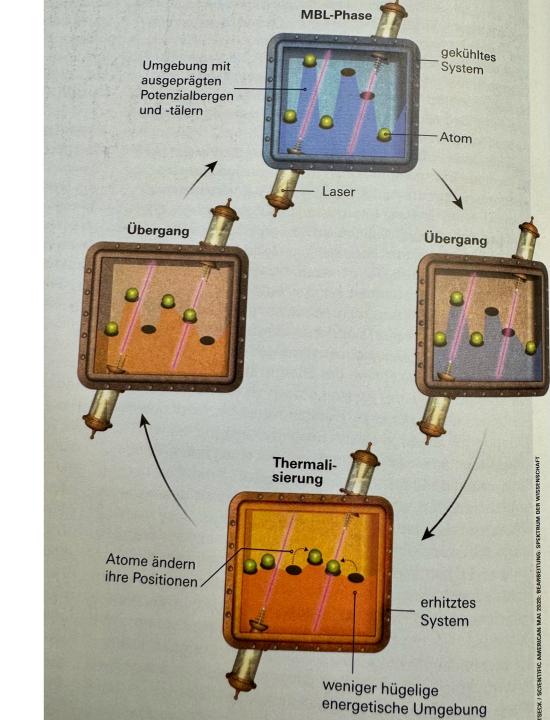
#### Vierstufiger Prozess:

- Ansaugen kalter Luft,
   Einspritzen von Kraftstoff
- Verdichtung des Gemisches durch den Kolben
- Im Arbeitstakt zünden des Gemisches, worauf es sich ausdehnt und den Kolben beschleunigt
- Ausstoß der heißen Luft und der Verbrennungsprodukte

# **Dampfmaschine**

#### Vierstufiger Zyklus:

- Vielteilchen Lokalisierung: Atome sind in einer kühlen Umgebung mit stark unterschiedlichen Energien. Damit bleiben sie weitgehend auf Ihren Plätzen
- Laser steuern einen Übergang in eine Phase, in der die Energieunterschiede geringer sind und die Atome sich bewegen können.
- Die Laser bringen das System zurück in die MBL-Phase. Während des Übergangs leistet der Motor "Arbeit"

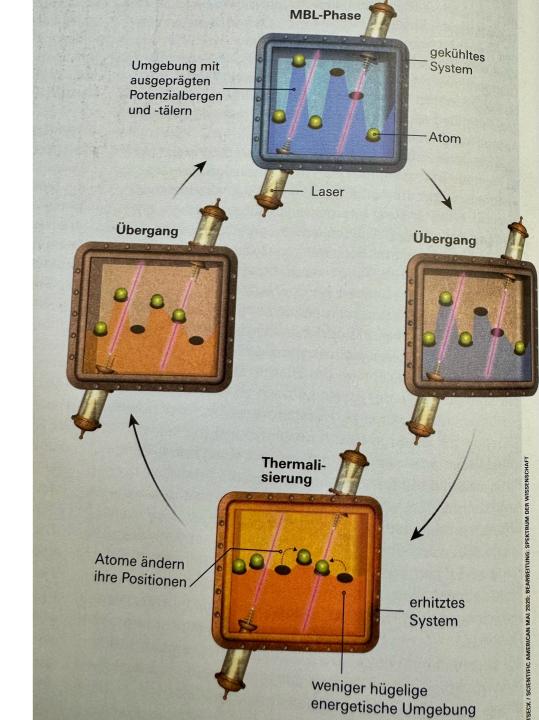




#### **MBL-Mobil**

- Im Vergleich der Leistungsdichte, d.h. Leistung pro Volumeneinheit, ist sie bei einem Automobil zehnmal so hoch wie das MBL
- Der MBL kann jede beliebige Größe haben, von zehn Teilchen bis zu beliebig vielen - im Parallelbetrieb
- Das Prinzip kann umgekehrt werden! Der Zyklus wird umgedreht und der Motor als Kältemaschine betrieben, die Wärme aus einer kalten Umgebung abführt und an eine wärmere abgibt.
- Und: Es gibt Konzepte, wie dieses MBL als Energiespeicherung verwendet werden kann!





## **Summary**

- Allein diese Vorstellung zeigt das unendliche Potential durch den Einsatz von Quantencomputer
- Hier stehen wir erst ganz am Anfang ......
- Das bedeutet: Zukünftige Lösungen für den Energie-Speicher sind auch in ganz anderen Technologien denkbar!

